

Tomáš Vítek

vitek1@fel.cvut.cz

<http://pitbul.wz.cz>

www.microchip.com - věci ke stažení

Tomáš Teplý teplot1@fel.cvut.cz

3 absence

MPLAB IDE 7.20

PIC18QP

PIC18F252

include "P18F252.inc"

PORTB - I/O register
TRISB - data direction register
0 - výstup, 1 vstup

pristupného bitu

(LATB)

[deklarace prom.
temp1 equ 10h]
↗ adresa

hexa 0x10, 10h
bin 6'001...'
dec .122

org 0x220

start

end

movlw 6'00000000'
movwf TRISB, 0
movlw 6'10101010'
movwf PORTB, 0
loop goto loop

org 0x220
goto start

[procedure, fee

star

cebj

return

call ccbj

PortA (LATA)

CLRF PORTA

MOVLW 07h

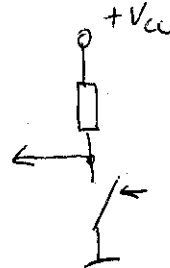
MOVWF ADCON1, 0

MOVLW 0x11111111

MOVWF TRISA

→ nepoužívá se A/D převodník na PORTA

tláčítka - při stisku 0



čtení bytů z portu
→ zapis do W

MOVF PORTA, 0

→ byt do W

MOVFF PORTA, PORTB

BTFSS PORTA, 0..6

test bitu na 1

BTFSC

— " — 0

tláčítka

SW1	bit PORTA
1	0
2	1
3	2
4	3
5	5
6	4

LED display

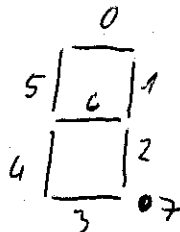
BANK 1..4

segmenty

PORT A 0..3. bit

PORT B

aktivní v 0



05EL

AH0J

2 3 4 5 6 7

* { sepnout BANK
kapsa co vysvitit
delay

* {
delay

* {
delay

* {

je potreba 20-30 Hz

cekaj : Amp 1 02h
Amp 2 FFh

Program na cekaci cykly

www.bersarosti.cz/soft/picdelay/picdelay.htm

$$cas = \text{počet cyklu} * \frac{4}{fosc}$$

(10 MHz)

$$cykli = \frac{cas * fosc}{4}$$

relativní odkazy goto \$-1 násobil 2!

CISLO equ

TABLE

ADDWF	PCL	
RETLW	6'...	0
RETLW	6'...	1

MOVLW 0..9h
MOVWF CISLO
RLNCF CISLO, W, 0
CALL TABLE
MOVWF PORTB, 0

START

MOVLW 6'00000010'
MOVWF PCLATH

} d'interité

LCD

strany (45), 9, 24, 40

⑥

LCD 8-bitové

PORTB - DATA

PORTA bit 0 - R/W
1 - RS
2 - E

home.iaa.nl/users/pouwela/lcd/lcd2.shtml/#PIC-example

busyflag na 7. bitu portB
nebo se dá dost dlouho čekat

- po zapnutí čekat a inicializovat podle str 45

- při posílání dát chvíli počkat před složením E

BSF STATUS, RPO
BCF
vyfazole