

doc. Ing. Alois Pluháček, CSc.
pluhacek@fel.cvut.cz

Literatura - slajdy

Pluháček - Projektování logiky počítačů

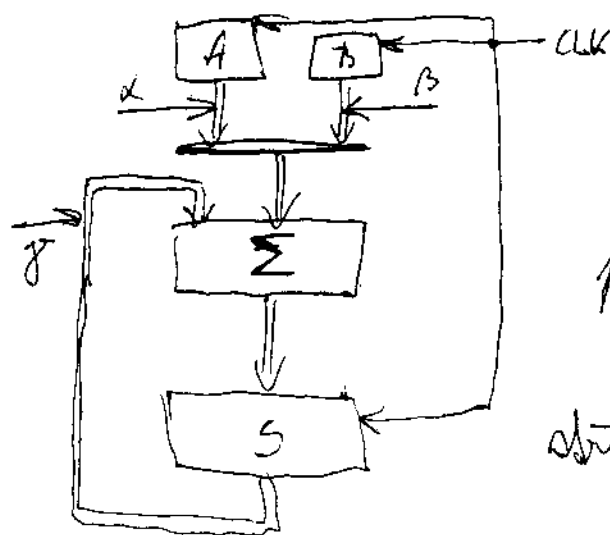
(Adamec) - Kodování

<http://pitbul.wz.cz>

sternice
└─ adresová
└─ datová
└─ řídicí

busové sternice - třídavý výstup - vím se, kdo vyčítá,
ostatní odpojeny

- otevřený kolektor - na sternici + napětí,
přítel je sam log 1, vyčítací jed.
se připojuje na zem, - hází 0



podle y nabírá vybranou hodnotu A/B,
nebo bude přitahován k 0

středně

ve dvojkové soustavě je dvojková/binární čísla
(ne desítná)

přenos $\neq$ přepnutí (přetečení)
z vyššího řádu - mimo rozsah zobrazitelných čísel

odčítání - výpůjčka (borůvka)