

Brackel

laboratory

6., 7., 8. Lyden

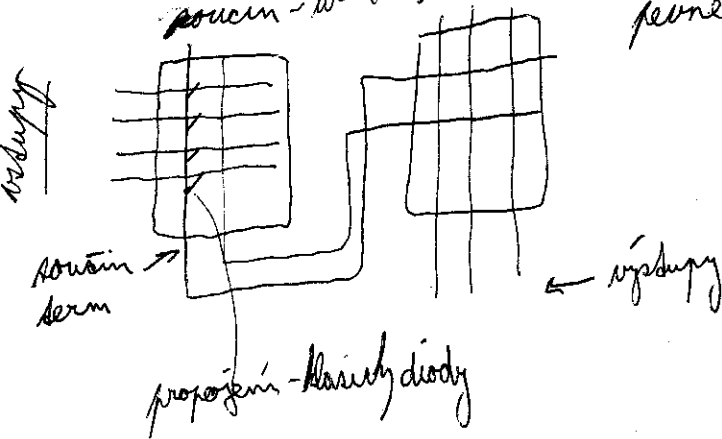
5. E, A, B

<http://pitbul.wz.cz>

GAL

1

struktura PLA - $\overline{A_2}$ $\overline{A_1}$ $\overline{A_0}$ - PAL i GAL
 $\overline{A_2}$ $\overline{A_1}$ $\overline{A_0}$ - PAL i GAL
 pevně dané



20V8B - 20 vstupů, 8 výstupů

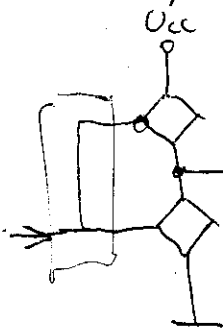
GAL na výstupu ještě
 registr, jeho výstup opět
 na vstupy

1480 h

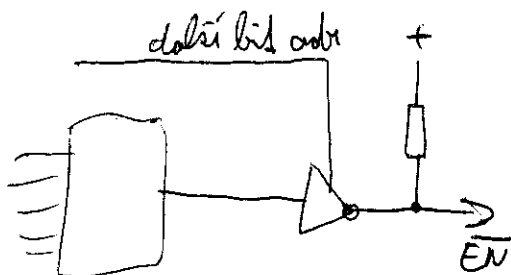
0001, 0100, 1000, 0000
 A_{15} A_6 A_0

$\overline{A_6} \cdot A_7 \cdot \overline{\overline{A_8}} \cdot \overline{A_9} \cdot A_{10} \cdot \overline{A_{11}} \cdot A_{12} \cdot \overline{A_{13}} \cdot \overline{A_{14}} \cdot \overline{A_{15}}$

vypokán impedance



při rozepnutí dioda
 vypokán imp.



nulový modem 3 dráty, 2, 3, 7
Tx D Rx D

pin 23 = 1 DTR data term. ready -
DSR set

rate TR > rate RX
vyplácí věci na přijímání

pin 18 = 1 RTS req. to send
CTS clear to send

TR < RX

budem pracovat s RTS, CTS

IRQ

- nepoužitý signál $\overline{OUT2}$ = MCR povoluje IRQ !
- maskovací registry
- maskování v rámci přerušování

kouknout se do materiálů na webu kvůli měření 6. týden

3

rychlost šíření v kabelu

5 ns/m

... platí na většině tras

konec: RS232

potvrzování, napojení kabelů

(5)

laborky až poslední; včas řešne

DÚ PCI navrhnout hrubou strukturu automatu
řídícího rozhraní

odlišení blokového a jednofázového přenosu

nacpat / přečíst blok 4 kB

v paměti del 4 (přenos po 32 b)

př. bez V/V, pouze 1 blok paměti

můžeme vypustit INC1, AD[1:0]

rozmyšlený automat

odevdat po vyjasnění blok. módu

graf přechodů, vstupy st. očíslovány

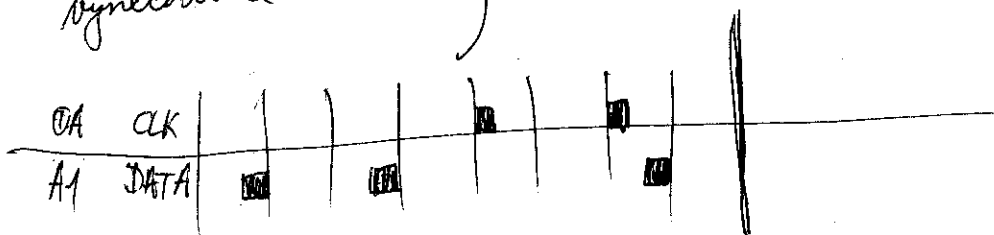
podle fází přenosu

na papíře dvárech

(6)

FD

synchrone hodiny



přístě automat na předkompenzaci zápisu do NEM
máme detail

hodnocení laborky + referát
a dom. úlohy

PC1

do referátu přibíhají doporučené
odevzdání elektronicky do prostoru na webu

Devný disk

připravený co se bude dělat

struktura disku je rozložena u úlohy D

PS 232

a) povinné

b) problémy, bod k dobru

c) s kvitací 2 body (i bez přeruš)

s přeruš + 3 b

Domácí úloha (1) do příštího čtvrtka

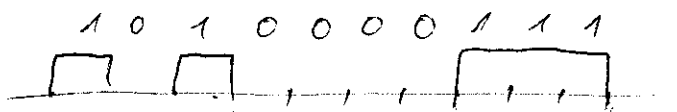
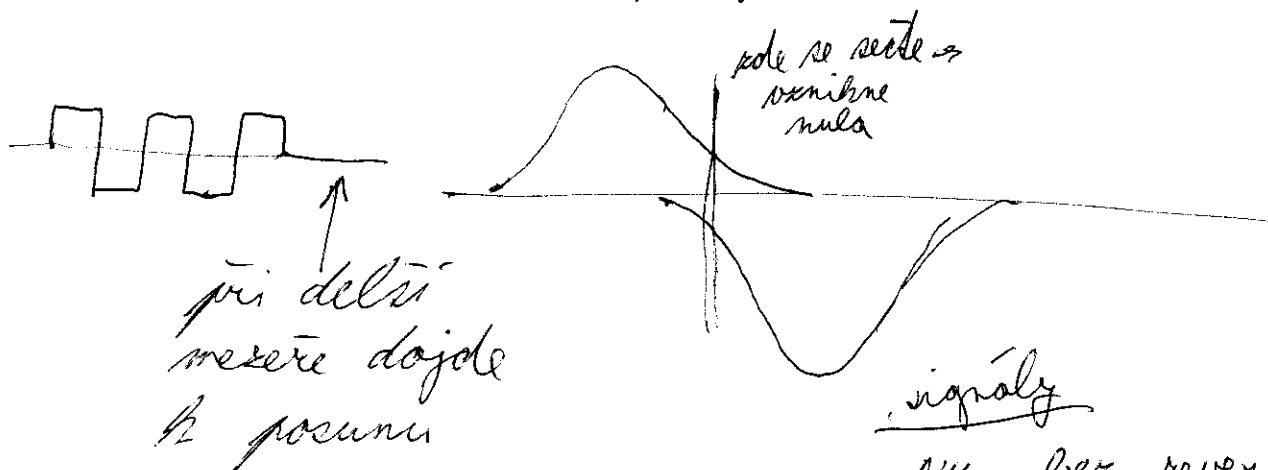
MFM záznam

1. reverzace uprostřed bitového intervalu

0 po 1 nic

0 po 0 reverzace na počátku bit intervalu

žení není dokonalé, pulzy jsou rozšířené



signály

NIL bez reverz

R0

R1

Rpr předstih

Rzp zpoždění

automatického posunu záznam proudů
asi 4 vnitřní stavy

- (1. automatický ~~způsob~~ a pro data info o 2 po sobě jdoucích bitech - rozděláme)

DŮ ②

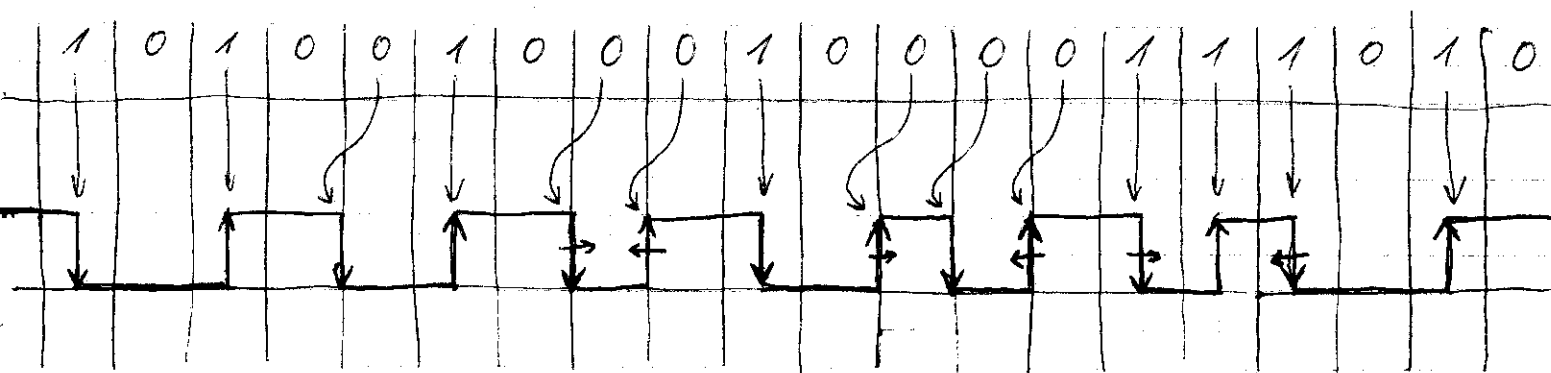
kódování RLL (2,7)

pomocí stromu dostaneme zakódování

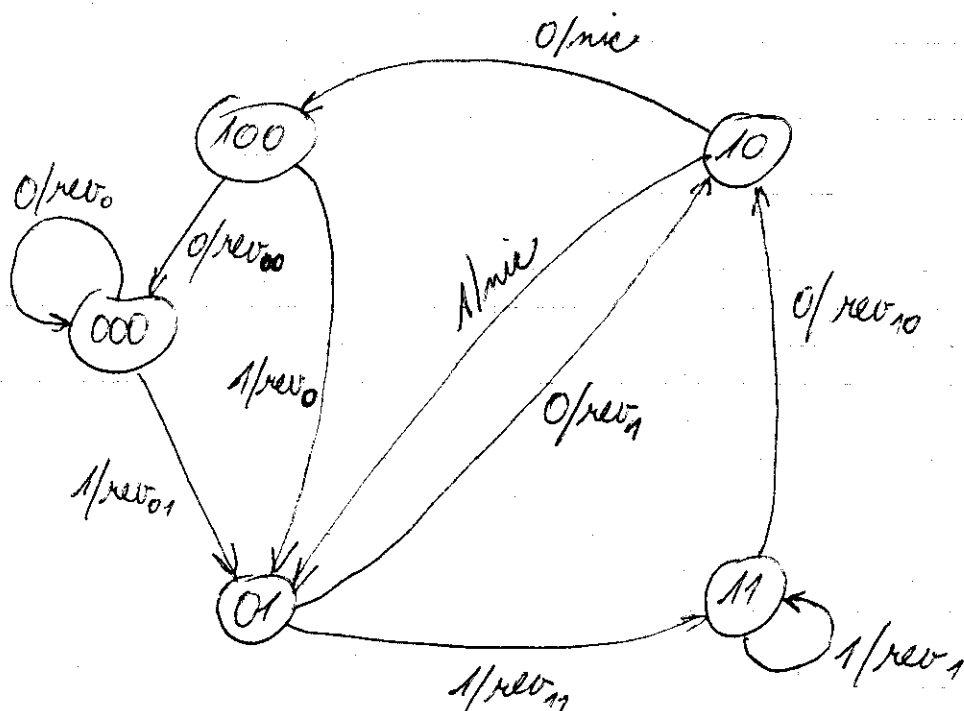
na konci kódované posloupnosti
musíme zvalit k možných

posloupností k 1. úlohy

na papíře / rukou



← Předstih
→ zpědnost



P2A

disk

D3142

615/8/17

NEC

WP 128

1. T_c 60 at 1/s

2. delkon White Gate = 0 .. 850 μ s rāpis sekš

rāklavī max kon index α WB 52 μ s
(i se rāklavīms stopy

3. ? rāpisovāny max 4 sekstary

5 sekš 10 $\rightarrow$ 11

stīdāvē 1 a 10? pulci⁰

10 $\rightarrow$ 20 .. 20,3 ms

10 $\rightarrow$ 500 .. 137 ms